

文档编号 Document No.	Partridge(DSP) -VN
页 数 Total Page No.	6

Partridge(DSP)¹版本说明书 (Version Notes)

编制人 Author	叶群松	发布日期 ² Release Date	2014-2-24
批准人 Approver		批准日期 Approval Date	

RIGOL Technologies, Inc.
版权所有

¹ XXXX 为项目名称，YYY 为配置项

² 日期格式为 YYYY-MM-DD

修订记录Revision record

日期 Date	修订版本 Revision version	修改描述 Modification Description	作者 Author
2011-09-21	1.0	基于00.02.08.00.01版本修改，增加DG1022-CN支持。	韩红瑞
2011-10-21	1.1	修改噪声周期问题，修改TD上的Bug	韩红瑞
2011-10-23	1.2	修改了开机概率死机的问题	韩红瑞
2012-01-12	1.3	修改了校准过程中 DC -6.25V 点校验不过的问题	韩红瑞
2012-07-05	1.4	1、修改了 Burst 手动触发时波形输出不正确问题。 2、修改了帮助中技术支持内容。 3、修改了屏幕背光问题。	韩红瑞
2014-1-9	1.5	1、使用外部时钟源同步DG1022，输出波形不同步问题（外频校准值精度不够造成的）。 2、外接时钟源，上次设置，重启后打开CH1显示过载保护，输出关闭 3、CH2任意波单通道图形模式显示有问题 4、AM调制，调制波选择Arb. Arb采用易失波形时，输出的波形不对。 5、兼容以前03.09逻辑版本和最新的03.11逻辑版本。	韩红瑞

目录 Catalog

1	版本编号 VERSION NUMBER.....
2	发布时间 RELEASE DATE.....
3	交付物 DELIVERABLES.....
4	运行环境 RUNTIME ENVIRONMENT.....
5	版本升级说明 UPDATE INSTRUCTIONS.....
6	功能变更 FUNCTION CHANGES.....
7	此版本修改的 BUG (Defects Fixed).....

1 版本编号 Version Number³

00.02.12.00.00

00.02.12（非工程模式）

2 发布时间 Release Date⁴

2014-02-24

3 交付物 Deliverables⁵

1. 版本说明书一份；
2. Partridge (DSP)code.rar 源程序；
3. Partridge(DSP)update.rar 常规升级文件。
4. Partridge(Boot)update.rar 裸机升级文件(仅用于工厂生产)。

4 运行环境 Runtime Environment⁶

1. 硬件环境：运行于 DG1022 硬件平台。
2. 软件环境：仅作为 00.03.00.09.00.02.10.00.01（含）以上的高版本。

³ 定义版本号，不同项目的版本号有所不同，一般定义规则为：硬件.FPGA.软件 1.软件 2.软件 3；如果发布为 FPGA，只需 硬件.FPGA；如果发布软件，必须为 硬件.FPGA.软件 1.软件 2.软件 3

⁴ 格式为 YYYY-MM-DD，如 2012-8-2

⁵ 交付给发布对象的升级文件，烧录程序，代码或文档；（配置项），内容完整，为发布对象提供齐全的交付物，没有遗漏也没有冗余，说明清晰，详细说明每个交付物的内含物。

⁶ 描述该交付物的运行环境，1 嵌入式系统的运行环境包括硬件平台，FPGA 平台和相关嵌入式系统版本等；2 上位机系统的运行环境包括下位机系统版本、操作系统和运行配置等

5 版本升级说明 Update Instructions

[说明]

描述软件版本向前兼容性，即在以前哪些软件版本上可以升级。

- (1) 当发生前后版本不兼容问题时，前后版本间用加粗有色线条隔开。
- (2) 软件中红色细线：软件数据结构变化，导致用户数据可能不兼容，需要使用工具转换；
- (3) 同一颜色的粗线：描述不同模块之间的兼容；不能跨粗线升级。

DSP	FPGA 版本	硬件版本
00.02.07.00.05	00.06	02
00.02.08.00.01	00.08	03
00.02.10.00.01	00.08	03
00.02.10.00.02	00.08	03
00.02.10.00.03	00.08	03
00.02.11.00.00	00.09	03
00.02.12.00.00	00.11	03

特殊说明：

6 功能变更 Function Changes

[说明]

1. 该版本增加，修改或取消的功能列表，**E**：增加 **Enhancements**；**C**：取消 **Cancellation**；**M**：修正 **Modification**
2. 新版本的变更描述表格在前面。

Version: 00.02.12.00.00		Date: 2014-2-24
1.	使用外部时钟源同步DG1022，输出波形不同步问题（外频校准值精度不够造成的）。 Fixed the bug that result in the output signal is not synchronization(when the device worked in external clock source mode).	M
2.	外接时钟源，上次设置，重启后打开CH1显示过载保护，输出关闭 Fixed the bug that result in the device to turn off the output (when it worked in external clock source mode and is booted from last setting).	M

3.	CH2任意波单通道图形模式显示有问题。 Fixed the bug that result in the graph view of CH2 is showed wrong.	M
4.	兼容以前 03.09 逻辑版本和最新的 03.11 逻辑版本。 The version compatible the FPGA version 03.09 and 03.11.	M
5.	AM调制，调制波选择Arb.Arb采用易失波形时，输出的波形不对。 Fixed the bug that result in AM modulation is wrong (when the modulation shape is chose as Arb, and the Arb is volatile shape).	M